

Hà Nội, ngày 20 tháng 8 năm 2018

BIÊN BẢN HỌP NHÓM CHUYÊN MÔN

Về kế hoạch giảng dạy các học phần: Lý thuyết mạch điện 1, Lý thuyết mạch điện 2, Lý thuyết trường điện từ, Mạch điện tuyến tính 1

Thực hiện trong học kỳ 20181

Thời gian: 15g45 ngày 20 tháng 08 năm 2018

Địa điểm: C1-108

Thành phần dự họp gồm có: TS. Cung Thành Long, TS. Nguyễn Công Phương, Nguyễn Việt Sơn, TS. Trần Thị Thảo, KS. Nguyễn Văn Thực

Lý do họp: Quán triệt công tác giảng dạy học kỳ 20181, do học kỳ này có đặc thù dạy đồng thời các môn Lý thuyết mạch điện, với hai mã học phần khác nhau cho sinh viên các hệ khác nhau

Nội dung:

1. Nội dung giảng dạy

+ Nhóm chuyên môn thống nhất tuân thủ nghiêm đề cương chi tiết các học phần đã và đang đảm nhiệm, trong đó đặc biệt lưu ý các lớp học theo đề cương chương trình cũ và mới (EE2020 với EE2021, EE2120 với EE2021, EE2030 với EE2031) để giảng dạy song hành trong kỳ

+ Các thầy cô lưu ý các điểm chung và khác biệt trong đề cương cũ và mới, có bố trí chi tiết nội dung các học phần tới toàn thể sinh viên ngay buổi đầu tiên lên lớp

2. Thi giữa kỳ

hoặc trước hay sau tuần nghỉ giữa kỳ 1 tuần (do tuần giữa kỳ có thể được sử dụng để dạy bù các buổi nghỉ)

- + Các đề thi cần đảm bảo tương đồng về thời gian làm bài, độ khó của câu hỏi và thang điểm đáp án

- + Giảng viên thực hiện kiểm tra giữa kỳ riêng cho các lớp được phân công phụ trách; điểm đánh giá tăng hoặc giảm so với điểm bài thi được căn cứ trên cả yếu tố chuyên cần của sinh viên, theo đúng quy định của Trường

3. Thi cuối kỳ

- + Các học phần học lại trong kỳ 20181 (lý thuyết mạch điện 1 – mã cũ EE2020, lý thuyết mạch điện 2 – EE2120) và học phần lý thuyết trường điện từ (cả EE2030, EE2031) được tổ chức thi theo đề của các giảng viên phụ trách lớp. Cần đảm bảo có tối thiểu 02 đề thi khác nhau cho mỗi kíp thi

- + Thống nhất ra đề thi chung cho học phần Lý thuyết mạch điện 1 - EE2021 - dạy cho khối sinh viên Kỹ thuật điện toàn Viện Điện. Do số lượng sinh viên lớn, thi đồng thời trong 1 kíp, nên nhóm sẽ biên soạn 4 đề thi chung.

- + Thống nhất tiếp tục ra đề thi chung học phần Mạch tuyến tính 1 – EE3706 cho cả hai lớp chương trình tiên tiến Cơ điện tử và Điện – Điện tử. Do các lớp học ít sinh viên, nhóm sẽ soạn thảo 2 đề thi chung cho kỳ thi cuối kỳ

- + Nhóm chuyên môn thống nhất cho phép sinh viên được sử dụng tài liệu tham khảo gồm sách giáo khoa, các bài giảng dạng bản in hoặc các ghi chép viết tay, không được sử dụng mạng internet, điện thoại và bất cứ công cụ ghi âm, ghi hình nào trong quá trình thi (cả giữa kỳ và cuối kỳ)

- + Đề thi chung phải đảm bảo bao hàm toàn bộ kiến thức của môn học, không trùng lặp với các ví dụ đã cho trên lớp, không trùng lặp với các đề thi đã ra trước đây

- + Nhóm chuyên môn sẽ cân đối mức độ khó của các đề thi, cân đối thang điểm thi và thống nhất đáp án chung, tối thiểu 48h trước ngày thi.

Quy định góp ý nâng cao chất lượng giảng dạy

- + Các thầy cô phản ánh trực tiếp tình hình lên lớp, tình hình học tập, mức độ tiếp thu của sinh viên, ... trong các cuộc họp Bộ môn hàng tuần
- + Các trao đổi chuyên môn nhằm nâng cao chất lượng giảng dạy từng học phần được đóng góp thay đổi trong đề cương (nếu có) được thống nhất trao đổi vào đầu kỳ 20182, sau khi đã tổng kết được tình hình lên lớp và đánh giá được chất lượng thi cử của sinh viên kỳ 20181
- + Nhóm chuyên môn thống nhất nhận định chung rằng, ngoài thuận lợi cơ bản cho GV về việc linh hoạt và chủ động xen kẽ giữa giảng lý thuyết với hướng dẫn làm bài tập, sẽ có khó khăn nhất định khi lên lớp bài tập ở giảng đường lớn (đông sinh viên) khi thực hiện đào tạo theo đề cương mới (không chia nhỏ lớp và không tách giờ làm bài tập); nêu vấn đề này trước Bộ môn và sẽ theo dõi, so sánh kết quả học tập của sinh viên để có phản ánh cụ thể hơn với BCN Bộ môn

TM nhóm chuyên môn



TS. Cung Thành Long